

ELEKTROTEHNIČKI FAKULTET, IV godina

Organizacija i arhitektura računara II

Broj	Teme za seminarske radove
1.	Pipelining – uvodna razmatranja Data hazards, Stalls, Forwarding Performanse pipeline-ovanih sistema
2.	Hijerarhija memorije i njena eksploatacija u cilju povećanja performansi računara Virtuelna memorija
3.	Virtuelna memorija i keš memorija
4.	Ulazno/izlazni uređaji Magistrale, povezivanje ulazno/izlaznih uređaja i memorije Komunikacija I/O uređaja sa memorijom, procesorom i operativnim sistemom
5.	Paralelno procesiranje – uvodna razmatranja SIMD kompjuteri
6.	MIMD kompjuteri, MIMD povezani magistralom i umreženi MIMD